(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開發号

特開2000-216432 (P2000-216432A)

(43)公開日 平成12年8月4日(2000.8.4)

(51) Int.CL?		級別記号	FΙ			テーマコード(参考)
HOIL	33/00		HOIL	33/00	c	5 F 0 4 1
	21/205			21/205		5 F 0 4 5
H018	5/34		H01S	3/18	676	5 F 0 7 3
	5/343				677	

審査請求 未請求 菌求項の数5 OL (全 6 四)

(21)出顯番号	特顯平11-11421	(71)出顧人	000226057 日 亚化学工 業株式会社	
(22)出廢日	平成11年1月20日(1999, 1, 20)	(72)発明者	協島県阿南市上中町岡491番地100 谷沢 公二 徳島県阿南市上中町岡491番地100 学工業株式会社内	日正化

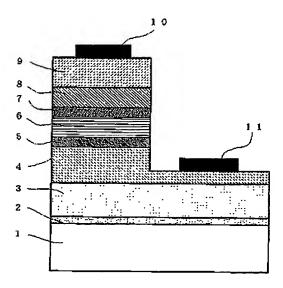
最終頁に続く

(54) 【発明の名称】 室化ガリウム系化合物半導体素子

(57)【要約】

【目的】n型コンタクト層へのn型不純物のドープ量を多くして、V.および関値を低下させ、さらに発光効率の高い窒化物半導体素子を提供する。

【構成】単層または多層からなる置子井戸構造の活性層に接してn側に、アンドープの窒化物半導体を5000 オングストローム以下で形成し、同じく活性層に接してp側に、アンドープの窒化物半導体を1000オングストローム以下の競厚で形成する。



(2)

特闘2000-216432

【特許請求の範囲】

【請求項』】n型GaNを含んでなるn型コンタクト層 と、In、Gaを含み置子井戸を有する活性層と、p型 AlGaNを含んでなるp型クラッド層と、p型GaN を含んでなるp型コンタクト層とを順に有する窒化物半 導体素子において、

前記n型コンタクト層と活性層との間にアンドープの第 1の窒化物半導体層が形成され、さらに前記 p 型クラッ 下層と活性層との間にアンドープの第2の窒化物半導体 層が形成されていることを特徴とする窒化物半導体発光 19

【請求項2】前記n型コンタクト層はn型不純物とし て、Siが1×1020/cm/以上、1×1042/cm2 以下でドープされていることを特徴とする請求項1に記 載の窒化物半導体発光素子。

【請求項3】前記n側のアンドーブからなる第1の窒化 物半導体層の膜厚は、0.5μm以下であることを特徴 とする請求項1および請求項2に記載の窒化物半導体発 光素子。

物半導体層の膜厚は、①、1μm以下であることを特徴 とする請求項1から請求項3のいずれかに記載の窒化物 半導体発光素子。

【請求項5】前記ゥ型クラッド層はMgドープのA!。 Ga_{1-b}N (0≤b<1) とMgドープのIn,Ga_{1-c} N(1)≦c<1)との超格子からなる層であることを特 徴とする請求項1から請求項4のいずれかに記載の窒化 物半導体発光素子。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は窒化物半導体!n、A 1. Ga..., N (0≤x. 0≤y. x+y≤1)よりな り、発光ダイオード素子、レーザダイオード素子等の発 光素子に用いられる窒化物半導体発光素子に関する。

【従来の技術】窒化物半導体は高輝度純緑色発光しE D. 青色LEDとして、既にフルカラーLEDディスプ レイ、交通信号灯、イメージスキャナ光源等の各種光源 で実用化されている。これらのLED素子は基本的に、 サファイア基板上にGaNよりなるn型コンタクト圏 と、単一置子井戸構造、若しくは多重量子弁戸構造の! n Ga N層を包含する活性層と、Mg ドープA 1 Ga N よりなるp型クラッド層と、MgドープGaNよりなる p型コンタクト層とが順に積層された構造を有してお り、20mA、発光波長450nmの青色LEDで、活 性層が単一量子井戸構造の場合、2.5m型、外部置子 効率5パーセント、活性層が多重量子井戸構造の場合、 5mW、外部量子効率9.1パーセント、また発光波長 520nmの緑色LEDで、単一置子井戸構造の場合、

弁戸構造の場合。3 m W. 外部置子効率6. 3パーセン トと非常に優れた特性を示す。

[0003]

【発明が解決しようとする課題】しかしながら、上記従 来の窒化物半導体素子は、近年では屋外用の大型ディス プレイ等にも使用されるようになり、今後種々の応用製 品への適用を考えると、さらなる発光出力の向上が求め られる。発光出力を高くする方法として、n型コンタク ト層をn型不純物をドープしたGaNとすると、低抵抗 構造の素子が得られる。しかし、このn型不純物のドー ブ量を多くしていくと、n型コンタクト層の結晶性が悪 くなってしまう。n型コンタクト層の結晶性が悪くなっ てしまうと、さらにその上に補層する活性層、p型クラ ッド層およびp型コンタクト層のすべての層の結晶性も 悪くなってしまい、発光出力を高くするという効果が打 ち消されてしまう。

[0004]

【課題を解決するための手段】そこで本発明では、 n型 コンタクト層を高濃度の不純物がドープされた窒化物半 【請求項4】前記p側のアンドーブからなる第2の窒化 20 導体とした低低抗機造の窒化物半導体素子において、n 型コンタクト層と活性層との間にアンドープの第1の窒 化物半導体層を設け、さらにp型クラッド層と活性層と の間にアンドープの第2の窒化物半導体層を設けること を特徴とする。

> 【① 0 0 5 】すなわち本発明は下記(1)から(5)の 模成により本発明の目的を達成することができる。

(1) n型GaNを含んでなるn型コンタクト層と、 !n. Gaを含み置子弁戸を有する活性層と、p型A! GaNを含んでなるp型クラッド層と、p型GaNを含 30 んでなるp型コンタクト層とを順に有する窒化物半導体 素子において。前記n型コンタクト層と活性層との間に アンドープの第1の窒化物半導体層が形成され、さらに 前記p型クラッド層と活性層との間にアンドープの第2 の窒化物半導体層が形成されていることを特徴とする窒 化物半導体発光素子。

【0006】(2) 前記n型コンタクト層はn型不純 物として、Siが1×10²²/cm²以上、1×10²³ /cm'以下でドープされていることを特徴とする前記 (1) に記載の窒化物半導体発光素子。

【0007】(3) 前記n側のアンドーブからなる第 1の窒化物半導体層の膜厚は、0.5 μm以下であるこ とを特徴とする前記(1)および(2)に記載の窒化物 半導体発光素子。

【()()()(8)(4) 前記p側のアンドーブからなる第 2の窒化物半導体層の膜厚は、0.1μm以下であるこ とを特徴とする前記(1)から(3)のいずれかに記載 の窒化物半導体発光素子。

【0009】(5) 前記p型クラッド層はMgドープ のAlbGa,..N(0≦b<1)とMgドープのInc

2. 2mW、外部置子効率4. 3パーセント、多重置子 50 Ga_{1.c}N (0≤c<1) との超格子からなる層である

(3)

ことを特徴とする前記(1)から(4)のいずれかに記 載の窒化物半導体発光素子。

【0010】つまり本発明の発光素子は、n型コンタク ト層をS:濃度が1×10¹¹/cm¹以上の高濃度の不 絶物がドープされた低抵抗構造の窒化物半導体におい て、活性層に接してn側に、アンドープのIn.Al.G $a_{4-4-h}N(0 \le g, 0 \le h, g+h \le 1) \ge 0.5 \mu$ m以下で形成し、さらに活性層に接してp側にも、アン $F-JO[n,A],Ga_{1,1},N(0\leq 1,0\leq j,i)$ + j ≤ 1) を 0. 1 µ m の 膜厚で 形成することで 高い 発 10 光出力で結晶性の良い素子を得ることができる。さらに p型クラッド層をMgドープのA!。Ga..。N(0≦b <1) とMgドープのin,Ga...N(0≤c<1)と の超格子構造とすることで、高い発光出力を維持でき る。また、第1および第2の窒化物半導体の膜厚は、大 きくすればするほど、その上に形成する層の結晶性は良 くなるが、厚くしすぎるとキャリアの注入効率が思くな ってしまい、発光しなくなってしまう。そこで、血側の 第1の窒化物半導体の膜厚を0.5μm以下に、p側の 第2の窒化物半導体の膜厚を0.1μm以下にすること 20 によって、n型コンタクト層にn型不純物としてSiを 1×10¹¹/cm'と高ドープにしても20mAにおい て2.5mWを維持したLED素子ができる。

[0011]

【発明の実施の形態】以下に本発明の一実施の形態であ る窒化物半導体素子の構造を示す窒化物半導体素子の模 式的断面図である図1を用いて、本発明を詳細に説明す る。図1は基板1上に、バッファ層2、アンドープのG a N層3、n型不純物を含むn型コンタクト層4. アン ドープからなる第1の窒化物半導体層5、単一量子井戸 構造の活性層6、アンドープからなる第2の窒化物半導 体層?、p型不純物を含むp型クラッド層8、p型不純 物を含む p型コンタクト層 9が順に積層された構造を有 する。さらに、n型クラッド層4上にn電極10.p型 コンタクト層9上にp電極11がそれぞれ形成されてい る。

【0012】本発明において、基板1としては、サファ イアC面、R面またはA面を主面とするサファイア、そ の他スピネル(MgA!2O1)のような絶縁性の基板の 他、SIC (6H、4H、3Cを含む)、SI. Zn O. GaAs. GaN等の半導体基板を用いることがで きる.

【0013】本発明において、バッファ層2としては、 A 1 G a Nからなる窒化物半導体であり、好ましくはA !の割合が小さい組成ほど結晶性の改善が顕著となり、 より好ましくはGaNからなるバッファ圏2が挙げられ る.

【0014】次に本発明において、アンドープGaN層 3は、成長する際にn型不純物を添加せずに成長してな を成長させるとアンドープG a N層の結晶性が良好とな り、アンドープGaN磨3上に成長させるn型コンタク ト層4などの結晶性も良好となる。

【0015】次に本発明において、n型不純物を含むn 型コンタクト層4は、n型不純物としてSiをドープし たGaNとし、不純物濃度は1×10¹¹/cm¹以上、 1×10¹¹/cm'以下、好ましくは5×10¹⁰/cm' 以上、5×10¹⁰/cm¹以下に調整する。このように n型不純物を多くドープし、この層をn型コンタクト層 とすると、Vaおよび関値を低下させることができる。 不純物濃度が上記範囲を退脱するとVょが低下しにくく なる傾向にある。また、n型コンタクト層4は、結晶性 の良好なアンドープのGaN3上に形成されると、高濃 度のn型不純物を有しているにもかかわらず結晶性を良 好にすることができる。

【0016】またn型コンタクト層4の組成は、In. AlaGa:-n-nN (0≦k. 0≦m. k+m≦1)で樺 成でき、その組成は特に問うものではないが、好ましく はGaN、m値の、2以下のA!。Ga....Nとすると結 晶性の少ない窒化物半導体層が得られやすい。

【①①17】次に本発明においてn側の第1の窒化物半 導体層5は、アンドープのIn.A!,Ga,...,N(0) ≦g. 0≦h. g+h≦1)とし、10オングストロー ムから().5μmの範囲で、好ましくは1()オングスト ロームからり、2μmの範囲で、活性層に接して形成す る。 n 側にはキャリア濃度が高濃度で存在するが、第1 の窒化物半導体層の膜厚が(). 5 μ m を越えてしまうと キャリアの注入効率が悪くなってしまい、充分な発光出 力が得られない。また、10オングストロームより小さ いとその上に形成する層の結晶性が悪くなってしまい、 同様に充分な発光出力が得られない。

【()()18】また本発明において活性層6は、In、G a を含むアンドープの窒化物半導体、好ましくは In G a Nよりなる井戸圏を有する単一または多重の量子弁戸 模造とすることが望ましい。また本発明における低抵抗 構造の窒化物半導体発光素子は、特に単一置子井戸構造 の時に顕著な効果がある。

【① 0 1 9 】次に本発明においてp側の第2の窒化物半 導体層では、アンドープのIniAliGa,...N(0) 40 ≦i. 0≦j. i+j≦l)とし、10オングストロー ムから、0. 1 μμο・Φ囲で、好ましくは10オングス トロームから100オングストロームの範囲で、活性層 に接して形成する。

【0020】次に本発明において p型クラッド層8は、 p型不純物としてMgをドープしたAl。Ga..。N(O ≦b<1)の単層からなる層でも良いが、好ましくはA i.Ga...N(O≤b<1)とMgドープのin.Ga --。N(i)≦c<1)との超格子構造とすることが望ま しい、p型クラッド層を超格子構造とすると抵抗率が低 る層を示す。バッファ層2上にアンドープのGaN層3 50 下するため、V.および問値が低下できると共に発光出

(4)

力の高い素子を得ることができる。またこの層を超格子 機造とする場合、超格子を構成する窒化物半導体層の膜 厚は100オングストローム以下、さらに好ましくは7 ①オングストローム以下、さらに最も好ましくは50オ ングストローム以下に調整する。

【0021】次に本発明においてり型コンタクト層9 は、p型不純物としてMgをドープしたGaNとし、不 純物濃度を1×10 **~1×10 **/cm*. より好ま しくは5×10**~5×10**/cm*、より好ましく は5×103~1×103~/cm'とすることで良好な p型膜ができ好ましい。

[0022]

【実施例】以下に、本発明の一実施の形態である実施例 を示すが、本発明はこれに限定されない。

[実施例1]図1を元に実施例1について説明する。サ ファイア (C面)よりなる基板 1をMOVPEの反応容 墨内にセットし、水素を流しながら、基板の温度を10 50℃まで上昇させ、基板のクリーニングを行う。

【0023】 (バッファ層2) 続いて、温度を510℃ とTMG(トリメチルガリウム)とを用い、基板1上に GaNよりなるバッファ層2を150オングストローム の瞬厚で成長させる。

(アンドープGaN層3)バッファ層2成長後、TMG のみ止めて、温度を1050℃まで昇温させる。続いて 1050℃で、同じく原料ガスに、TMG、アンモニア を用い、アンドープGaN層3を1.5μmの鰻厚で成 長させる。

【0024】(n型コンタクト厘4)続いて1050℃ で、同じく原料ガスにTMG、アンモニア、不確物ガス 30 としてシランガスを用い、Siを4、5×1011/cm *ドープしたGaNよりなるn型コンタクト層4を2. 25μmの膜厚で成長させる。

【りり25】(n側窒化物半導体層5)次にシランガス を止め、1050℃で、TMG、TMA、アンモニアを 用い、アンドープA!GaN層5を0、15μmの膜厚 で成長させる。

(活性層6)次に、温度を800℃まで下げ、TMG、 TMI(トリメチルインジウム)、アンモニアを用い、 アンドープ!n。」。、Ga。。。、Nよりなる活性層6を30 40 オングストロームの膜厚で成長させる。

【0026】(p側窒化物半導体層で)次に窒素。TM !を止め、温度を1050℃まで昇温し、TMG. TM A. アンモニアを用い、アンドープAIGaN層?を1 0 オングストロームの膜厚で成長させる。

【0027】(p型クラッド層8)続いて1050℃ で、TMG、TMA、アンモニア、Cp, Mgを用い、 Mgを1×1010/cm1ドープしたAIGaNよりな る層を40オングストローム成長させ、次に温度を80

1×10**/cm'ドープしたInGaNよりなる層を 25オングストロームの膜厚で成長させる。 そしてこれ ろの操作を交互に繰り返し、5層ずつ積層させた、超格

【0028】 (p型コンタクト圏9) 続いて1050℃ で、TMG、アンモニア、Co.Mgを用い、Mgを1 ×104"/cm³ドーブしたp型GaNよりなるp型コ ンタクト層 9 を i). 15 μ m の膜厚で成長させる。

【0029】反応終了後、温度を室温まで下げ、更に窒 10 素雰囲気中、ウエハーを反応容器内において、700℃ でアニーリングを行い、p型層を更に低抵抗化する。ア ニーリング後、ウエハーを反応容器から取り出し、最上 層のp型コンタクト層9の表面に所定のマスクを形成 し、RIE (反応性イオンエッチング) 装置でp型コン タクト層側からエッチングを行い、図1に示すようにn 型コンタクト層4の表面を露出させる。

【0030】エッチング後、最上層にあるp型コンタク ト層のほぼ全面に膜厚200オングストロームのNix Auを含む透光性のp電極10を0.5μmの膜厚で形 まで下げ、キャリアガスに水素、原料ガスにアンモニア。20 成し、一方エッチングにより露出させたn型コンタクト 厘4の表面にはWとA!を含むn 電極11を形成してし ED素子とした。このLED素子は順方向電圧20mA において、順方向電圧3. 4V、468nmの青色発光 を示し、発光出力は3mWであった。

> 【①①31】 [実施例2]実施例1において活性層6を 以下のようにした他は同様にしてLED素子を作製し

(活性厘6) 1050℃でアンドープのGaNよりなる **障壁層を200オングストロームの膜厚で成長させ、続** いて温度を800℃にしてTMG、TM!(トリメチル インジウム)、アンモニアを用い、アンドープ I ne.as Gauss Nよりなる弁戸層を30オングストロームの膜 厚で成長させる。そして障壁+井戸+障壁+井戸+・・ ・+降壁の順で降壁圏を5層、弁戸層を4層交互に積圏 して総膜厚1120オングストロームの多重置子井戸榛 造よりなる活性層6を成長させる。その結果、このLE D素子は順方向電圧20mAにおいて、順方向電圧3. 6 V. 4 7 0 n mの青色発光を示し、発光出力は6.0 mWであった。

【0032】[実施例3]実施例1において活性層6を 以下のようにした他は間様にしてLED素子を作製し

(活性層6) 800℃で、TMG、TMI(トリメチル インジウム)、アンモニアを用い、アンドープIneles Ga, ... Nよりなる活性層6を30オングストロームの 順厚で成長させる。その結果、このLED素子は順方向 電圧20mAにおいて、順方向電圧3. 4V、500n mの青緑色発光を示し、発光出力は2.5mWであっ

○○Cにして、TMAを止めTM!を添し、同じくMgを 50 【○○33】 (実施例4)実施例1において、p側の算

(5)

特闘2000-216432

2の窒化物半導体層7を除いた他は同様にしてLED素 子を作製したところ、実施例1よりは少し劣るが同等の 特性を有するLED素子が得られた。

【10034】[実施例5]実施例1において、p型クラ ッド層8を以下のようにした他は同様にしてLED素子 を作製した。

(p型クラッド層8) 1050℃で、TMG、TMA、 アンモニア、Cp,Mgを用い、Mgを1×1040/c m'ドープしたA!GaNよりなるp型クラッド層8を 250オングストロームの競厚で成長させた。その他は 10 実施例1と同様にしてLED素子を作製したところ、実 施例1よりは少し劣るが同等の特性を有するLED素子 が得られた。

[0035]

【発明の効果】以上説明したように、本発明によると、 n型コンタクト層を高濃度の不純物がドープされた窒化 物半導体とした低抵抗構造の窒化物半導体素子におい て、n型コンタクト層と活性層との間にアンドープの第 1の窒化物半導体層を5000オングストローム以下の 膜厚で設け、さらにp型クラッド層と活性層との間にア 20 10・・・p電極 ンドープの第2の窒化物半導体層を1000オングスト*

*ローム以下の膜厚で設ける。このような構造にしたこと によって、Vaおよび関値が低下し、高い発光出力の素 子が得られる。さらにn型コンタクト層にn型不純物と してS:を1×1011/cm'と高ドープにしても20 mAにおいて2.5mWを維持したLED素子ができ る.

【図面の簡単な説明】

【図1】本発明の一実施例にかかるLED素子の構造を 示す模式断面図。

【符号の簡単な説明】

1・・・ 基板

2・・・バッファ層

3···GaN層

4・・・n型コンタクト層

5・・・n側窒化物半導体層

6・・・活性層

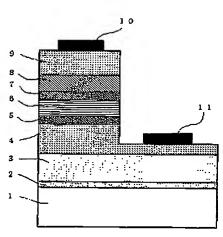
7・・・p側窒化物半導体層

8・・・p型クラッド層

9・・・p型コンタクト層

11・・・n電板

[図1]



(6)

特闘2000-216432

フロントページの続き

F ターム(参考) 5F041 AA03 AA04 CA04 CA05 CA34 CA40 CA46 CA49 CA57 CA67 CA74 CA82 CA92 CB13 FF01 FF16 5F045 AA04 AB14 AB17 AB18 AC01 AC08 AC12 AC19 AD09 AD12 AD14 AF03 AF04 AF09 AF13 BB12 BB16 CA11 CA12 DA53 DA54 DA55 DA59 EB15 HA16 5F073 AA73 AA74 CA07 CB05 CB19 CB22 DA07 DA21 EA07

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

BLACK BURDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
□ OTHER:

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.